

# **ROUX, Federico Gabriel**

## FORMACIÓN ACADÉMICA

- Bachiller con orientación en Bienes y Servicios. (2004)
- Técnico Electrónico (2004)
- Estudios Universitarios : cursada finalizada con pocos finales pendientes, Ingeniería Electrónica. , Facultad Regional Buenos Aires, Universidad Tecnológica Nacional (U.T.N.)
- Idioma: Inglés Oral y Escrito

## EXPERIENCIA LABORAL EN ÁREAS DE LA INGENIERÍA:

- Programador SQL y Visual Basic, América Latina. (2006-2008)
- Programador Exologística S.A (2008).
- Programador SutCraft Consultores (2008)
- Investigación y Desarrollo, Grupo de Investigación en Ingeniería Biomédica. Director: Dr. Ing. R.L. Armentano (2008 - 2011)
- Desarrollo de Instrumental, Investigación y Desarrollo, Laboratorio de Fisiología de Circuitos Neuronales, Universidad de Buenos Aires. Director: Dr. M.G.Murer (2009 – 2011).
- Desarrollo de hardware digital y analógico de equipos (DXP) de medición de variables analíticas. Desarrollo de software de procesamiento de señales y de sistemas.(C y MATLAB) Desarrollo de software de interfaz con la PC.(Visual .NET) NEROX S.R.L. (2011-en curso)

## EXPERIENCIA LABORAL EN DOCENCIA

- Ayudante de 2da. Cátedra de Introducción a la Computación. Departamento de Informática. Universidad Favaloro. (03/2009 – 03/2011)
- Ayudante de 2da. Cátedra de Calculo I. Departamento de Matemática. Universidad Favaloro. (04/2010 – 06/2010).
- Ayudante de 2da. Catedra de Laboratorio de Electrónica Analógica. Departamento de Electrónica. Universidad Favaloro (03/2010 – 03/2011).
- Ayudante de 2da. Catedra de Electrónica Digital I. Departamento de Electrónica. Universidad Favaloro (03/2010 – 03/2011).

## BECAS OBTENIDAS

- Beca SAE. Proyecto: “Ingeniería de la Interacción Sangre-Pared. Detección precoz de arterioesclerosis”. Director: Dr.R.L.Armentano. (2008-en curso).

## CURSOS Y CONGRESOS

- Curso de Lógica Programable (VHDL – FPGA). Departamento de Electrónica, Facultad Regional Buenos Aires, Universidad Tecnológica Nacional. (08/2010)